

Vgradni sistemi z vezji FPGA

Spletna delavnica TETRAMAX

25. 11. 2020, 12:30-16:30

PROGRAM

- 12:30 – 12:45 Priključitev udeležencev. Registracija je možna do 25. 11. do 12h [na tej povezavi](#).
- 12:45 – 13:00 Uvodni nagovor in kratka predstavitev [TETRAMAX](#), Marina Santo Zarnik, IJS
- 13:00 – 13:45 Delavnica 1. del: doc. dr. Anton Biasizzo, IJS
- Osnove strukture FPGA vezij
 - Pregled arhitekture družine Zynq
 - Osnove vgradnih sistemov
- 13:45 – 14:00 Premor
- 14:00 – 15:00 Delavnica 2. del: doc. dr. Anton Biasizzo, IJS
- Snovanje osnovnega vgradnega sistema
 - Razširitev vgradnega sistema z obstoječimi jedri perifernih naprav
 - Razvoj in vključitev namenskih jeder
- 15:00 – 15:15 Premor
- 15:15 – 16:30 Delavnica 3. del: doc. dr. Anton Biasizzo, IJS
- Analiza in razhroščevanje sistema
 - Okolje za snovanje programske opreme
 - Razvoj in razhroščevanje programske opreme
 - Vprašanja in diskusija
- 16:30 Zaključek

Sodelujoča partnerja



REPUBLIKA SLOVENIJA
MINISTRSTVO ZA GOSPODARSKI
RAZVOJ IN TEHNOLOGIJO



EVROPSKA UNIJA
EVROPSKI SKLAD ZA
REGIONALNI RAZVOJ
NALOŽBA V VAŠO PRIHODNOST



SmartAnythingEverywhere



Horizon 2020
Programme