

Načrtovanje strojne opreme in vgradnih sistemov z vezji FPGA

Spletna delavnica

20. oktober 2021, 12:30-16:00

PROGRAM

- 12:30 – 12:35 Prihod/povezava udeležencev. Animacija - predstavitev projekta TETRAMAX in Kompetenčnega centra CLEC. [Registracija](#) je možna do 19. 10. 2021.
- 12:35 – 12:40 Nagovor organizatorja, Marina Santo Zarnik, IJS.
- 12:40 – 13:45 Delavnica 1. del: Uvodno predavanje, doc. dr. Anton Biasizzo, IJS
- Osnove struktur vezij FPGA in načrtovalskega okolja Vivado
 - Načrtovanje stojne opreme podane v HDL jeziku in podajanje omejitev sistema
 - Načrtovanje vgradnih sistemov
- 13:45 - 14:00 Premor
- 14:00 – 14:50 Delavnica 2. del: Strojna jedra in programska oprema vgradnih sistemov, doc. dr. Anton Biasizzo, IJS
- Razvoj in integracija strojnih jeder (IP)
 - Razvoj programske opreme
- 14:50 – 15:00 Premor / vprašanja
- 15:00 – 15:45 Delavnica 3. del: Razhroščevanje strojne in programske opreme, doc. dr. Anton Biasizzo, IJS
- Razhroščevanje strojne opreme z logičnim analizatorjem
 - Napredne teme (HLS, rekonfiguracija)
- 15:45 – 16:00 Vprašanja in diskusija. Zaključek.